

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-288690

(43)Date of publication of application : 04.11.1997

(51)Int. Cl.

G06F 17/50

G06F 12/00

G06F 15/16

(21)Application number : 08-122462

(71)Applicant : FUJI XEROX CO LTD

(22)Date of filing : 19.04.1996

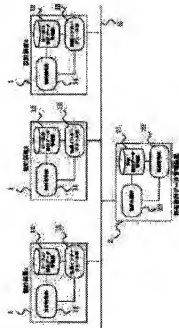
(72)Inventor : TAKAHASHI HANTAI

(54) COOPERATIVE DESIGN SUPPORTING SYSTEM

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a cooperative design supporting system capable of making respective designers able to simultaneously and parallelly advance design work for mutually related design data and updating the design data in a form according to the intention of the respective designers.

SOLUTION: The design data edited in respective design devices 1 connected through a network N are respectively individually managed in local design data management parts 12, integrally managed in a shared design data management part 21 and made referable in common in the respective design devices 1. In the case of updating the design data managed by the shared design data management part 21, the updating history is managed in a history management part 22. Then, a cooperation supporting part 23 manages the matching of the design data individually managed by the respective design devices 1 and the design data integrally managed by the shared design data management part 21, and in the case that inconsistency is generated between the design data, the design data integrally managed by the shared design data management part 21 and the design data individually managed by the respective local design data management parts 12 are returned to the point of time when consistency is attained, based on the updating history managed by the history management part 22.



*** NOTICES ***

JP0 and INPIT are not responsible for any damages caused by the use of this translation.

- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.*** shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

CLAIMS**[Claim(s)]**

[Claim 1]Cooperation computer-aided design which carried out integrated management in a share engineering-data-management department and whose reference was enabled in common with each designing device while carrying out individual management of the design data characterized by comprising the following into which it connected with via a network and two or more designing devices were edited with each designing device with each designing device.

A history control department which manages an update history of a design data managed by share engineering-data-management department.

Consistency with a design data in which each designing device carries out individual management, and a design data in which a share engineering-data-management department carries out integrated management is managed, A cooperation support part which makes a design data in which a share engineering-data-management department carries out integrated management based on an update history which a history control department manages when mismatching occurs, and a design data in which each designing device carries out individual management return until it can take compatibility.

[Claim 2]In the cooperation computer-aided design according to claim 1, a share engineering-data-management department, Divide and manage, without a device which has a right of priority of updating for update rights of a design data which each designing device edited for every item of a design data, and a device with a right of updating, and a cooperation support part, A designing device which emitted an update request judges whether they are said which update rights to a design-data update request from a designing device, While making a design data which a share engineering-data-management department manages promptly update in the case of a device with a right of priority, Cooperation computer-aided design making a design data which a share engineering-data-management department manages after acquiring recognition of updating from other designing devices which refers to the design data concerned in the case of a device with a right of updating update.

[Claim 3]In the cooperation computer-aided design according to claim 2, a cooperation support part, When an inquiry to other designing devices which refer to the design data concerned to a design-data update request from a designing device with a right of priority of updating is performed and recognition from a designing device besides the above is not acquired, Cooperation computer-aided design making it return to the contents before updating a design data which notifies a message of updating cancellation to a designing device which required the updating concerned, and carries out individual management while canceling said updating.

[Translation done.]

*** NOTICES ***

JP0 and INPIT are not responsible for any damages caused by the use of this translation.

- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.*** shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Field of the Invention]This invention relates to the cooperation computer-aided design which supports that two or more designers do a concurrency using two or more designing devices connected in the network, and advance a design.

[0002]

[Description of the Prior Art]When two or more designers do a concurrency and advance a design using two or more designing devices (design tool) connected in the network, In order to take consistency between the design datas (the contents of a design) which each designer performed new production, correction, etc. and edited, it is necessary to transmit the design data edited with each designing device to other designing devices. Although transfer of such a design data was performed in the form of a document or CAD data for every design phase in the former, since it is inefficient, now, the method automatically transmitted between designing devices in parallel to advance of a design is proposed.

[0003]For example, to JP,H6-176084,A. The integrated database controlling device which manages the design data used with all the design tools in a unified manner is formed, and by making an integrated database controlling device access all the design tools, while losing duplication of a design data, the packaging-design support device which loses generating of the mismatching between design datas is proposed. If a design data is edited by each designing device, the cooperation die design management network system which makes interlocking correction of the related design data on a common database based on the restrictions set up beforehand, and aims at cooperation between design datas is proposed by JP,H5-12354,A.

[0004]

[Problem(s) to be Solved by the Invention]However, if it is in the above-mentioned packaging-design support device, in order to prevent the mismatching between design datas, while a certain design tool was performing designing operation, from other design tools, the design data which the design tool makes the editing object could not be updated, and needed to be carried out. For this reason, while a certain design tool was performing designing operation, in other design tools, the design of the range in which a design data does not interfere could be advanced simultaneously, but the designing operation about the design data of the range in which it interferes needed to be interrupted, and efficient cooperation designing operation was not able to be performed. If it is in the above-mentioned cooperation die design management network system, Since the automatic update process based on restrictions is performed, from other design tools, renewal of the design data which a designer does not mean is performed, and, [making a designer produce confusion and] There was a problem that correction will attain to even the range of the design data with which a data area originally does not lap depending on the method of a design restrictions.

[0005]It aims at providing the cooperation computer-aided design which this invention was made in view of the above-mentioned conventional situation, and each designer can do a concurrency also about a mutually related design data, and can do designing operation. An object of this invention is to provide the cooperation computer-aided design to which renewal of a design data is performed in the form where each designer's intention was met.

[0006]

[Means for Solving the Problem]In order to attain the above-mentioned purpose, in cooperation computer-aided design of this invention. While carrying out individual management of the design data edited with each designing device connected via a network with each designing device, Integrated management is carried out

in a share engineering-data-management department, and reference is made possible in common with each designing device, and in updating a design data managed by share engineering-data-management department, it manages the update history in a history control department. And a cooperation support part has managed consistency with a design data in which each designing device carries out individual management, and a design data in which a share engineering-data-management department carries out integrated management. A design data in which a share engineering-data-management department carries out integrated management based on an update history which a history control department manages, and a design data in which each designing device carries out individual management are made to return, when mismatching occurs among these design datas until it can take compatibility. Therefore, each designer can do a concurrency and can do designing operation until mismatching occurs also about a mutually related design data.

[0007]A share engineering-data-management department is divided and managed in cooperation computer-aided design of this invention, without a device which has a right of priority of updating for update rights of a design data which each designing device edited for every item of a design data, and a device with a right of updating. And to a design-data update request from a designing device a cooperation support part, While making a design data which a share engineering-data-management department manages promptly update in the case of a device in which a designing device which emitted an update request judges whether they are said which update rights, and has a right of priority. After acquiring recognition of updating from other designing devices which refers to the design data concerned in the case of a device with a right of updating, a design data which a share engineering-data-management department manages is made to update. Therefore, while permitting continuing designing operation promptly based on an updated design data to a device with a right of priority, although it does not have a right of priority, to a device with a right of updating, renewal of a design data is performed in a form where each related designer's intention was met.

[0008]In cooperation computer-aided design of this invention, further a cooperation support part, When an inquiry to other designing devices which refer to the design data concerned to a design-data update request from a designing device with a right of priority of updating is performed and recognition from a designing device besides the above is not acquired, While canceling said updating, it is made to return to the contents before updating a design data which notifies a message of updating cancellation to a designing device which required the updating concerned, and carries out individual management. Therefore, renewal of a design data is performed in a form where an intention of each designer related also to a device with a right of priority was met.

[0009]

[Embodiment of the Invention]The cooperation computer-aided design concerning one working example of this invention is explained with reference to Drawings. As shown in drawing 1, the cooperation computer-aided design of this example has the composition of having connected the share engineering-data-management device 2 to this network N while connecting two or more designing devices 1 in the network N. In the following explanation, when each designing device 1 needs to be distinguished, these designing devices 1 are indicated to be the designing device a, the designing device b, the designing device c, and ...

[0010]The design editorial department 11 which the designing device 1 is constituted by the personal computer etc. with which the design tool program was installed, and performs editing processing of a design data. It has the local engineering-data-management department 12 which carries out management accumulation of the design data in which the designing device 1 concerned carries out edit charge, and the cooperation interface part 13 which performs message switching for taking cooperation between design datas. The share engineering-data-management device 2 is constituted by the personal computer etc. with which the engineering-data-management program was installed. The share engineering-data-management department 21 to which each designing device 1 enables in common management accumulation of the reference of the design data sent from each designing device 1. It has the cooperation support part 23 which manages consistency with the history control department 22 which manages the hysteresis information of renewal of the design data managed by the share engineering-data-management department 21, and the design data in which each designing device 1 carries out individual management and the design data in which the share engineering-data-management department 21 carries out integrated management.

[0011]In designing using the cooperation computer-aided design of such composition, each designer operates each designing device 1, performs designing operation of his portion in his duty, and performs editing work of a design data called new production, change, etc. of a design data. And security of the compatibility between the design datas edited with the designing device 1 is realized as follows by the share engineering-data-

management device 2. It transmits an update request message including the design data concerned to the share engineering-data-management device 2 via the network N from the cooperation interface part 13 while making the design data concerned store in the local engineering-data-management department 12, when each designing device 1 is edited [a design data].

[0012] This update request message is received in the cooperation support part 23 of the share engineering-data-management device 2. While the share engineering-data-management department 21 makes the design data contained in the update request under predetermined conditions reflect in the design data which is carrying out generalization management, the cooperation support part 23 attaches the design data updated by other related designing devices 1, and asks the propriety of updating. The contents of the update process based on the design data which could come, simultaneously was contained in the update request message are recorded on the history control department 22 as hysteresis information. And it is judged whether other related designing devices 1 can accept an update request to an inquiry of updating propriety. When accepted, while the local engineering-data-management department 12 updates the original design data which is carrying out individual management, when not accepted, an updating cancellation request message is replied to the cooperation support part 23.

[0013] When the cooperation support part 23 receives this updating cancellation request message, The hysteresis information of updating which returns the design data in which the share engineering-data-management department 21 is carrying out management accumulation based on the hysteresis information which the history control department 22 has managed, and relates to cancellation with the message of the updating cancellation to the related designing device 1 is transmitted. In the designing device 1 which received this updating cancellation message, the design data managed in the local engineering-data-management department 12 based on the hysteresis information of updating is returned, and the share engineering-data-management department 21 maintains compatibility with the design data which is carrying out management accumulation.

[0014] In this example, the share engineering-data-management department 2 has managed the update rights of a design data. When the cooperation support part 23 searches the right of priority about update rights about the designing device 1 which emitted the update request of the design data and has a right of priority, the share engineering-data-management department 21 makes the design data contained in the update request like the above reflect in the design data which is carrying out generalization management promptly. Design data in which the share engineering-data-management department 21 is carrying out generalization management on the other hand in the place with the response which consents to updating from a designing device with a right of priority in not having a right of priority It updates. The disorderly renewal of a design which disregarded the design responsibility range can be prevented by this, and the efficiency of designing operation can be improved.

[0015] Next, the cooperation computer-aided design of this example is explained still more concretely taking the case of the designing operation of an electronic circuit. Also in a machine design etc., the same system configuration and procedure can perform the same cooperation design. An example of the design data managed in the local engineering-data-management department 13 and the share engineering-data-management department 21 is shown in drawing 2, and this design data is related with an image processing circuit (design object). An image processing circuit comprises an image sensor, an A/D converter, an image transformation part, and four subsystems of video memory. And an image transformation part comprises the block 1, the block 2, and the block 3, and the block 2 comprises the chip 1, the chip 2, and the chip 3, for example. Three subsystems other than an image transformation part comprise a block and a chip similarly. [0016] In this example, each component shown in drawing 2 is called a design object, and the attribute and the attribute value are included in this design object. As an attribute, there are cost, an image transformation rate, cost, color depth, etc., for example as specification of an image transformation part. As shown in drawing 3, can express this design object, and to the design object of an image transformation part. being concerned -- an object -- a name -- " -- image transformation -- a part -- " -- image transformation -- a part -- a higher rank -- an element -- it is -- a high order object -- a name -- " -- an image processing circuit -- " -- image transformation -- a part -- a low rank -- an element -- it is -- a subordinate object -- a name -- " (Block 1, Block 2, Block 3) -- " -- an attribute -- and -- an attribute value -- " (cost 5800, conversion rate 30, color depth 24) -- " -- containing -- having -- ****.

[0017] Here, explanation of the plan of the designing operation about an electronic circuit will usually perform designing operation later on in a basic design, outline design, a detail design, and a stage. In a basic design

stage, the subsystem composition of the whole system and a decision of a requirement specification item are made, and in the example of the image processing circuit shown in drawing 2, the requirement specification of a top-level image processing circuit is determined first, and it opts for the subsystem composition which fills it. Then, the composition and specification of a system are determined as condition of determining the block configuration which fills the specification of a subsystem, and each specification, and its specification, top-down. And the electronic parts which realize Brock of an electronic circuit in an outline design stage are determined, and it opts for connection between electronic parts, and the arrangement on a printed circuit board in a detail design stage.

[0018]By the way, it is difficult for designing operation to require various know hows and to perform all the designs alone. For this reason, it designs in many cases by two or more designers well versed in various special fields of study assigning. Also in the design of an image processing circuit, in a basic design stage, a system designer takes the lead and determines the specification of the whole system, and the outline specification of a subsystem, for example, About each subsystem, the specialist in a subsystem, i.e., the specialist in an image sensor, the specialist in an A/D converter, the specialist of an image transformation part, etc. perform a block design etc.

[0019]When performing a design in the range shared in this way, in a grade, usually, the range mutually shared among designers laps [certain]. For example, although a system designer with specification decisive power takes the lead and determines specification in the specification determination of an image transformation part, since the verification of specification even in consideration of the realization level of the circuit cannot be judged if it is not a specialist of an image transformation part, the specialist of an image transformation part may change specification. It faces carrying out designing operation and it is necessary to refer to design datas other than one's design range. For this reason, in the share engineering-data-management department 21 of the share engineering-data-management device 2, the design datas including the assignment range and reference range between the designers who mentioned above shared between the designing device a, the designing device b, and the designing device c are managed.

[0020]It classifies and the assignment range and reference range between designers are specifically managed, as shown in drawing 4, and the design object which each designer can access is classified into the priority design object, the design object in its duty, and the reference design object from the higher rank. A priority design object is a design object in which a designer has update rights preferentially, and each design object is registered into any one designer as a priority design object. The design object in its duty is a design object in which a designer has update rights as a range for a design, and a priority design object is also the design object in its duty. A reference design object is a design object which a designer refers to at the time of designing operation, and the design object in its duty is also a reference design object. That is, the design object in their duty and a reference design object overlap among designers.

[0021]In the example shown in drawing 4, all the designers have design update rights, and design object "image processing circuit (whole)" is registered as a design object in its duty. Design object "A/D converter" is registered as an object which a system designer, an A/D converter designer, and an image processing portion designer refer to. The design object (namely, a priority design object, the design object in its duty, and a reference design object) to the reference range of the designer using the designing device 1 is managed by the local engineering-data-management department 12 of each designing device 1.

[0022]The assignment range and reference range between such designers were matched with the design object, and the share engineering-data-management department 21 has managed them, as shown, for example in drawing 5. Designer "A" which the example shown in drawing 5 is a design object about an image transformation part, and accesses the design object concerned as a priority design object A priority update-rights holder, charge — a design — an object — ***** — being concerned — a design — an object — accessing — a designer — " (AB C) — " — update rights — a holder — reference — a design — an object — ***** — being concerned — a design — an object — accessing — a designer — " (A B C E F) — " — a referencing person — carrying out — an attribute — holding — ****.

[0023]In order that the history control department 22 may manage the history about renewal of a design data, hysteresis information is managed, and hysteresis information serves as a set of the history record for every update request message. As shown in drawing 6, a history record The identifier of an update request message (message ID), The kind (command) of update processes, such as change, an addition, and deletion, the design object name (object) of an update object, the original value (old value) of the updated attribute value, the attribute value (change value) after updating, and the generation times (time stamp) of the update

request message are included. In the example of the history record shown in drawing 6, the update request message of ID "M101" is emitted by time "11905", and it is managed that design object "attribute of image transformation part" cost was changed into "4700" from "5800."

[0024] Next, operation of the cooperation computer-aided design concerning this example is explained. First, designing operation can be done in the situation which the mismatching between design data has not generated, without each designer being conscious of other designers' thing in cooperation computer-aided design. In the following explanation, as for the designer A, each one performs [as for the designer B] editing work, such as addition of a design data, change, and deletion, through the design editorial department 11 using the designing device c using the designing device b using the designing device a, as for the designer C. For example, if the designer A edits a design data using the designing device a, these editorial contents will be told to the share engineering-data-management device 2 by the update request message from the cooperation interface part 13 while they are reflected in the local engineering-data-management department 12 of the designing device a. The cooperation interface part 13 will be in the state of waiting for answer messages, such as pseudo update completion, the completion of updating, updating improper, and updating cancellation, from the share engineering-data-management device 4, after transmitting an update request message.

[0025] In the share engineering-data-management device 2 which received the update request message. It compares with the design data which the cooperation support part 23 analyzes the update request message concerned, and is saved in the share engineering-data-management department 21. Based on the right of a designing device (namely, designer using a designing device) to the design object of an update object, one processing of the following (1) - (3) is chosen.

(1) When a designing device has priority update rights to a design object, update the contents of the share engineering-data-management department 21, and transmit the message of the purport that the update process was made to the designing device which is referring to the design object. Since the update process was made, the designing device which emitted the update request message will continue future designing operation, and can be performed.

[0026] (2) When a designing device has only update rights to a design object, An update request message is transmitted to a designing device with priority update rights, only when a designing device with priority update rights recognizes, the contents of the share engineering-data-management department 21 are updated, and a message is transmitted to the designing device which is referring to the design object for the update process having been made. The designing device which emitted the message until recognition was acquired will interrupt designing operation.

(3) When a designing device does not have update rights, transmit to the designing device concerned by making not to accept updating into an updating improper message. The contents of updating of such a design data are saved in the history control department 22 as a history record. When a claim is attached from other than the designing device which has priority update rights to renewal of a design data, it returns to the contents before updating a design data using the history record saved in the history control department 22, and redesign is urged.

[0027] The flow of the typical message transmitted and received on the occasion of the update process of a design data is shown in drawing 7 - drawing 9. Drawing 7 is a flow of a message when the designer A who has priority update rights to a certain design object updates, and the renewal of a design data which the designer A performed using the designing device a is told to the share engineering-data-management device 2 as an update request message. The cooperation support part 23 which received the update request message, The contents of the share engineering-data-management department 21 are searched, when it judges that the designing device a has priority update rights to the design object of an update object, a design data is updated as it is, a pseudo update completion message is replied to the designing device a, and the designing device a is made to continue a design.

[0028] The share engineering-data-management device 2 transmits an updated information message to other designing devices b which are referring to the design object of an update object, and makes the adjustment to updating perform to the designing device b. The designing device b replies an updating acceptance message to the share engineering-data-management device 2, when the adjustment to updating is completed, it considers that updating completed it when the share engineering-data-management device 2 received the updating acceptance message, and transmits an updating completion message to the designing device a. Namely, the renewal of a design data which the designer A with priority update rights performed is promptly

reflected in the share engineering-data-management department 21, and, as for the designer A concerned, future designing operation can be continued immediately. However, updating in this share engineering-data-management department 21 is a virtual state, and when the check of updating consent is obtained from other related designers, it is become final and conclusive.

[0029]If drawing 8 is a flow of a message in case the designer A has only design update rights to a design object and the update request message of the design data which the designer A performed using the designing device a is told to the share engineering-data-management device 2, This update request message is told to the designing device b with priority update rights, and when the updating acceptance message from the designing device b is replied, renewal of the share engineering-data-management department 21 is performed. However, this updating is a virtual state, replies a pseudo update completion message to the designing device a, and makes the designing device a continue a design.

[0030]Then, like the case where it is shown in drawing 7 the share engineering-data-management device 2, Transmitting an updated information message to other designing devices c which are referring to the design object of an update object, when the share engineering-data-management device 2 receives an updating acceptance message from the designing device c, it considers that updating was completed, and it transmits an updating completion message to the designing device a. That is, the renewal of a design data which the designer A with update rights performed is reflected in the share engineering-data-management department 21 by the consent from a designer with priority update rights, and the designer A concerned can continue future designing operation. However, updating in this share engineering-data-management department 21 is a virtual state, and when the check of updating consent is obtained from other related designers, it is become final and conclusive.

[0031]Drawing 9 is a flow of the message at the time of the ability not to obtain consent from other designers although the designer A had priority update rights to the design object, and an update process is temporarily made like the case where it is shown in drawing 7 also in this case. However, if the related designing device b which received the updated information message fails in adjustment and replies an updating cancellation request message to the share engineering-data-management device 2 in this case, in response with the share engineering-data-management device 2, cancellation processing of updating will be performed.

[0032]In this updating cancellation processing, the design data which the share engineering-data-management department 12 holds is returned to the original contents before receiving an update request message, and an updating cancellation message is transmitted to the designing device a. Based on this updating cancellation message, with the designing device a, the design data which the local engineering-data-management department 12 holds is returned to the state before renewal of a design, and redesign is performed. Any of the way show a designer the contents of the message and a designer adjusts as a practice of tuning for the updated information of a design and the update request of a design, and the method of establishing an adjustment rule in a designing device and carrying out automatic processing may be adopted.

[0033]Next, processing of the cooperation support part 23 when an update request message is received is explained with reference to the flow chart shown in drawing 10. The cooperation support part 23 will extract the design object of the update object corresponding to the message concerned from the share engineering-data-management department 21, if an update request message is received (Step S1) (Step S2). Subsequently, it is judged whether there is any designing device which refers to the design object of an update object in addition to the designing device which emitted the update request message (Step S3). As a result, when other designing devices to refer to cannot be found, after updating the design data which the share engineering-data-management department 21 has managed (step S4), an updating completion message is replied to the designing device which emitted the update request message, and processing is ended (Step S5).

[0034]It judges whether on the other hand, when there are other designing devices to refer to, the designing device which emitted the update request message has priority update rights to the design object of an update object (Step S6), and in having priority update rights, it performs the priority update process shown in drawing 11 (Step S7). It judges whether in not having priority update rights, the designing device which emitted the update request message has update rights to the design object of an update object (Step S8), and in having update rights, it performs the non priority update process shown in drawing 12 (step S9). And when the designing device which emitted the update request message does not have priority update rights or update rights to the design object of an update object, an updating improper message is replied to the

designing device concerned, and processing is ended (Step S10).

[0035]In the priority update process shown in drawing 11, after updating the contents of the share engineering-data-management department 21 according to the contents of the update request message first (Step S11), a pseudo update completion message is replied to the designing device which emitted the update request message (Step S12). Subsequently, an updated information message is transmitted to all the designing devices which have update rights to the design object of an update object (Step S13), and the reply from these designing devices is received (Step S14). Subsequently, it is judged whether all the designing devices have consented to updating by these replies (Step S15). On the other hand (Step S16), when not consenting, when [which performs updating cancellation processing shown in drawing 13] consenting, an updating completion message is transmitted to the designing device which emitted the update request message, and processing is ended (Step S17).

[0036]In the non priority update process shown in drawing 12, an update request message is transmitted to the designing device which has priority update rights to the design object of an update object first (Step S21), and the reply to the update request message concerned is received (Step S22). When whether the designing device with priority update rights has consented to updating judges (Step S23) and this reply does not consent, an updating improper message is transmitted to the designing device which emitted the update request message, and processing is ended (Step S24). On the other hand, when consenting, the same processing as the above-mentioned priority update process (Steps S11-S17) is performed, and processing is ended (Steps S25-S31).

[0037]In the updating cancellation processing shown in drawing 13, processing which returns the contents of the share engineering-data-management department 21 and the related contents of the local engineering-data-management department 12 of a designing device to the state before updating without inconsistency is performed using the hysteresis information (set of the history record shown in drawing 6) of updating which the history control department 22 manages. The concept of the hysteresis information which the history control department 22 manages is shown in drawing 14, and the history record 10 for every [from each designing device 1] update request is accumulated and managed by a time series. In explanation of this updating cancellation processing, by the time it sets to R the history record 10 which is the target of updating cancellation and updating cancellation processing is actually made, a history record new to the newest thing r shall be accumulated one by one. And processing returned to the state before the update process about the history record R is made is performed by being related even with the history record R from latest record r, and performing updating cancellation processing.

[0038]In this updating cancellation processing, the history record corresponding to the update process for cancellation is first extracted from the history control department 22, and it sets up as the value R (Step S41). Subsequently, while initializing the variable L showing the set of the history record of an update process which performs cancellation processing on the list of empty (Step S42), The variable T showing a set of the designing device which needs to carry out updating cancellation of the contents of the local engineering-data-management department 12 corresponding to updating cancellation is initialized on the list of empty (Step S43). Subsequently, the newest history record with the newest time stamp is set as the value r (Step S44), and the update process of the share engineering-data-management department 21 corresponding to the newest update record r is canceled first (Step S45).

[0039]Subsequently, in order to make this cancellation processing reflect in the sets L and T, the history record r canceled to the variable L is added (Step S46), and a set of the designing device name (designer name) which is referring to the design object concerning the history record r canceled to the variable T is added (Step S47). And it changes into the history record in front of [of the history record which canceled the value of the variable r] one (Step S48), and the value r is compared with the value R in time (Step S49). As a result, from the value R, when the value r is that it is new (these days). Since other history records exist in before the history record about the update request message for cancellation, it carries out by repeating the above-mentioned processing (Steps S45-S48), and an addition on the updating cancellation processing and the lists L and T about these history records is performed.

[0040]And when the value r becomes older than the value R. Since the addition on updating cancellation processing and the lists L and T was made about all the history records after the history record R about the update request message for cancellation. The updating cancellation message which attached the set L of the history record is transmitted to all the designing devices contained in the element of the list variable T, and processing is ended (Step S50). Thus, a related designing device can be made to return the contents of the

local engineering-data-management department 12 to the state before updating without inconsistency by sending an updating cancellation message with a set of a history record to all the designing devices relevant to updating cancellation. In these designing devices, reusing the history record transmitted on the occasion of redesign can perform efficient redesign.

[0041]

[Effect of the Invention]As explained above, in the cooperation computer-aided design concerning this invention. Having made it make the design data in which a share engineering-data-management department carries out integrated management based on the update history which a history control department manages when mismatching occurs between design datas, and the design data in which each designing device carries out individual management return until it could take compatibility A sake, Each designer can do a concurrency and can do designing operation until mismatching occurs also about a mutually related design data. In the cooperation computer-aided design concerning this invention. While permitting and continuing ***** designing operation promptly to the updated design data having adjusted renewal of a design data based on update rights and the consent from each designer, a design data can be updated in the form where each related designer's intention was met.

[Translation done.]

* NOTICES *

JP0 and INPIT are not responsible for any damages caused by the use of this translation.

- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.*** shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

DESCRIPTION OF DRAWINGS

[Brief Description of the Drawings]

[Drawing 1]It is a lineblock diagram showing the cooperation computer-aided design concerning one working example of this invention.

[Drawing 2]It is a key map which illustrates the structure of a design data.

[Drawing 3]It is a key map which illustrates the contents of the design object.

[Drawing 4]It is a figure explaining the example of quota of update rights.

[Drawing 5]It is a key map which illustrates the contents of the design data which a share engineering-data-management department manages.

[Drawing 6]It is a key map which illustrates the contents of the history record.

[Drawing 7]It is a key map which illustrates the flow of a message.

[Drawing 8]It is a key map which illustrates the flow of a message.

[Drawing 9]It is a key map which illustrates the flow of a message.

[Drawing 10]It is a flow chart which shows an example of the procedure of a cooperation support part.

[Drawing 11]It is a flow chart which shows an example of the procedure of a priority update process.

[Drawing 12]It is a flow chart which shows an example of the procedure of a non priority update process.

[Drawing 13]It is a flow chart which shows an example of the procedure of updating cancellation processing.

[Drawing 14]It is a key map showing a set of a history record.

[Description of Notations]

1, a, b, c ... A designing device and 2 ... Share engineering-data-management device, 10 [... A cooperation interface part, 21 / ... A share engineering-data-management department and 22 / ... A history control department, 23 / ... A cooperation support part and N / ... Network,] ... A history record and 11 ... The design editorial department, 12 ... A local engineering-data-management department and 13

[Translation done.]

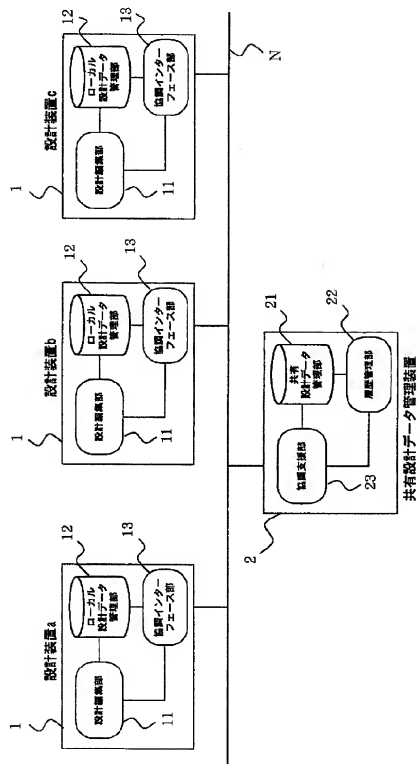
* NOTICES *

JP0 and INPIT are not responsible for any damages caused by the use of this translation.

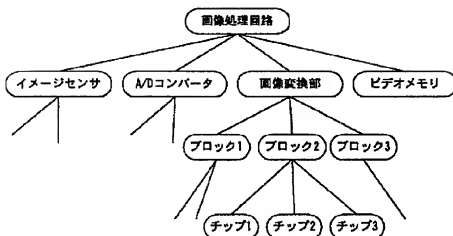
- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.*** shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

DRAWINGS

[Drawing 1]



[Drawing 2]



[Drawing 3]

オブジェクト名	画像交換部
上位オブジェクト	画像処理回路
下位オブジェクト	ブロック1 ブロック2 ブロック3
属性	コスト 5800
	交換レート 30
	カラー深度 24)

[Drawing 4]

設計者	優先設計オブジェクト	担当設計オブジェクト	参照設計オブジェクト
システム設計者	画像処理回路 (全体) イメージセンサ A/Dコンバータ ビデオメモリ	画像処理回路 (全体) イメージセンサ A/Dコンバータ 画像交換部 ビデオメモリ	画像処理回路 (全体) イメージセンサ A/Dコンバータ 画像交換部 ビデオメモリ
イメージセンサ設計者		イメージセンサ 画像処理回路 (全体)	イメージセンサ 画像処理回路 (全体)
A/Dコンバータ設計者		A/Dコンバータ 画像処理回路 (全体)	A/Dコンバータ 画像処理回路 (全体)
画像交換部設計者	画像交換部	画像交換部 画像処理回路 (全体)	画像交換部 画像処理回路 (全体) A/Dコンバータ
ビデオメモリ設計者		ビデオメモリ 画像処理回路 (全体)	ビデオメモリ 画像処理回路 (全体)

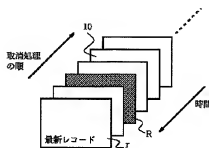
[Drawing 5]

オブジェクト名	画像交換部
上位オブジェクト	画像処理回路
下位オブジェクト	ブロック1 ブロック2 ブロック3
属性	コスト 5800
	交換レート 30
	カラー深度 24
優先更新権保持者	A
更新権保持者	(A B C)
参照者	(A B C E F)

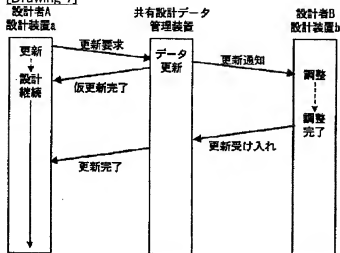
[Drawing 6]

メッセージID	M101
コマンド	変更
オブジェクト	画像交換部
属性	コスト
古い値	5800
変更値	4700
タイムスタンプ	11995

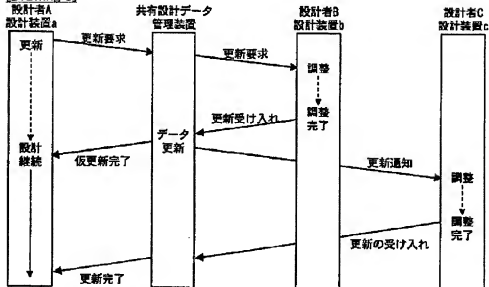
[Drawing 14]



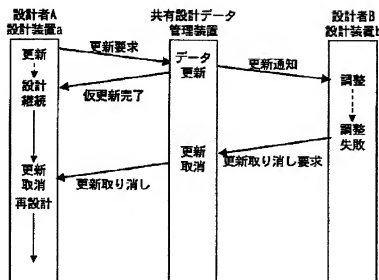
[Drawing 7]



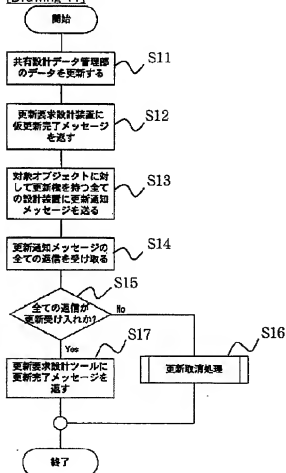
[Drawing 8]



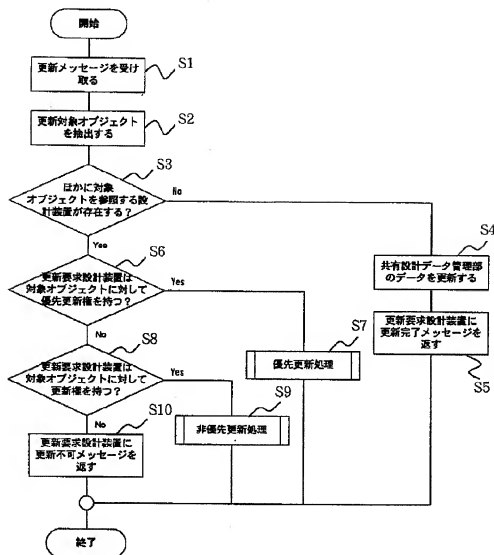
[Drawing 9]



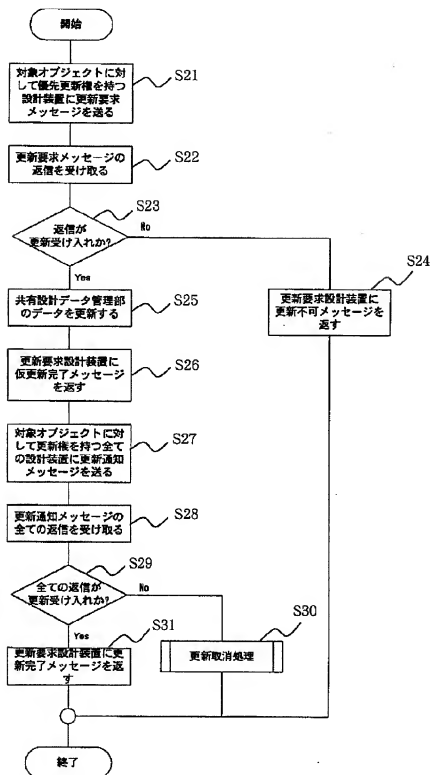
[Drawing 11]



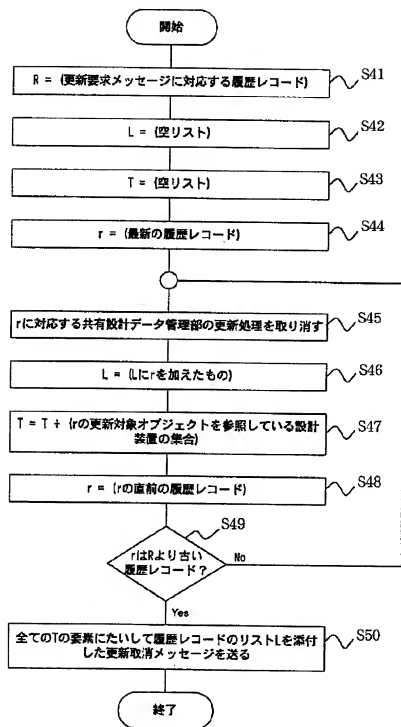
[Drawing 10]



[Drawing 12]



[Drawing 13]



[Translation done.]

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平9-288690

(43)公開日 平成9年(1997)11月4日

(51)Int.Cl. ⁸	識別記号	庁内整理番号	F I	技術表示箇所
G 0 6 F 17/50			G 0 6 F 15/60	6 1 4 D
12/00	5 3 3		12/00	5 3 3 Z
15/16	3 7 0		15/16	3 7 0 N

審査請求 未請求 請求項の数 3 F D (全 14 頁)

(21)出願番号 特願平8-122462

(22)出願日 平成8年(1996)4月19日

(71)出願人 000005496

富士ゼロックス株式会社
東京都港区赤坂二丁目17番22号

(72)発明者 高橋 範泰

神奈川県足柄上郡中井町境430 グリーン
デクナかい 富士ゼロックス株式会社内

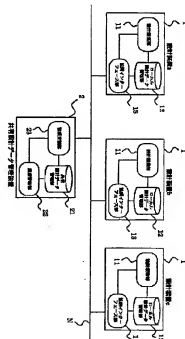
(74)代理人 弁理士 守山 辰雄

(54)【発明の名称】 協調設計支援システム

(57)【要約】

【課題】 互いに関連する設計データについて各設計者が同時並行して設計作業を進めることができ、各設計者の意図に沿った形で設計データの更新が行われる協調設計支援システムを提供する。

【解決手段】 ネットワークNを介して接続された各設計装置1で編集した設計データはそれぞれローカル設計データ管理部12で個別管理するとともに、共有設計データ管理部21で統合管理して各設計装置1で共通に参照可能とし、共有設計データ管理部21により管理される設計データを更新する場合には、その更新履歴を履歴管理部22で管理する。そして、協調支援部23が各設計装置1が個別管理する設計データと共有設計データ管理部21が統合管理する設計データとの整合を管理しており、これら設計データ間に不整合が発生した場合には履歴管理部22が管理する更新履歴に基づいて共有設計データ管理部21が統合管理する設計データと各ローカル設計データ管理部12が個別管理する設計データとを整合性がとれる時点まで戻させる。



【特許請求の範囲】

【請求項1】 複数の設計装置をネットワークを介して接続し、それぞれの設計装置で編集した設計データをそれぞれの設計装置で個別管理するとともに共有設計データ管理部で統合管理して各設計装置で共通に参照可能とした協調設計支援システムにおいて、共有設計データ管理部により管理される設計データの更新履歴を管理する履歴管理部と、各設計装置が個別管理する設計データと共有設計データ管理部が統合管理する設計データとの整合を管理し、不整合が発生した場合には履歴管理部が管理する更新履歴に基づいて共有設計データ管理部が統合管理する設計データと各設計装置が個別管理する設計データとを整合性がとれる時点まで戻させる協調支援部と、を備えたことを特徴とする協調設計支援システム。

【請求項2】 請求項1に記載の協調設計支援システムにおいて、

共有設計データ管理部は、設計データの項目毎に各設計装置が編集した設計データの更新権を、更新の優先権を持つ装置、更新の権利を持つ装置、に分けて管理し、協調支援部は、設計装置からの設計データ更新要求に対して、更新要求を発した設計装置が前記いずれの更新権かを判定し、優先権を持つ装置の場合には直ちに共有設計データ管理部が管理する設計データを更新させる一方、更新の権利を持つ装置の場合には当該設計データを参照する他の設計装置からの更新の承認を得た後に共有設計データ管理部が管理する設計データを更新させることを特徴とする協調設計支援システム。

【請求項3】 請求項2に記載の協調設計支援システムにおいて、

協調支援部は、更新の優先権を持つ設計装置からの設計データ更新要求に対して当該設計データを参照する他の設計装置への問合せを行い、前記他の設計装置からの承認が得られない場合には、前記更新を取り消すとともに更新取り消しのメッセージを当該更新を要求した設計装置に通知して個別管理する設計データを更新前の内容に戻させることを特徴とする協調設計支援システム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、複数の設計者がネットワークで接続された複数の設計装置を用いて同時並行して設計を進めることを支援する協調設計支援システムに関する。

【0002】

【従来の技術】 ネットワークで接続された複数の設計装置（設計ツール）を用いて、複数の設計者が同時並行して設計を進める場合には、各設計者が新規作成や訂正等を行って編集した設計データ（設計内容）間の整合をとるために、各設計装置で編集された設計データを他の設計装置へ伝達する必要がある。このような設計データの

伝達は、従来においては、設計フェーズ毎に文書やCADデータの形で行われていたが、これでは効率が悪いため、設計の進行に並行して設計装置間で自動的に伝達する方法が提案されている。

【0003】 例えば、特開平6-176084号公報には、全ての設計ツールで用いる設計データを一貫管理する統合データベース管理装置を設け、全ての設計ツールに統合データベース管理装置をアクセスさせることで、設計データの重複をなくするとともに設計データ間の不整合の発生をなくす実装設計支援装置が提案されている。また、特開平5-12354号公報には、各設計装置により設計データが編集されると、予め設定した制約に基づいて、共有データベース上の関連する設計データを連動修正して設計データ間の協調を図る協調型設計管理ネットワークシステムが提案されている。

【0004】

【発明が解決しようとする課題】 しかしながら、上記した実装設計支援装置にあつては、設計データ間の不整合を防ぐために、或る設計ツールで設計作業を行っている間はその設計ツールが編集対象としている設計データは他の設計ツールからは更新できなくなる必要があった。このため、或る設計ツールによって設計作業を行っている間は、他の設計ツールでは設計データが干渉しない範囲の設計を同時に進めることはできるが、干渉する範囲の設計データに関する設計作業は中断する必要がある。効率的な協調設計作業は行えなかった。また、上記した協調型設計管理ネットワークシステムにあつては、制約に基づいた自動的な更新処理が行われるため、設計者が意図しない設計データの更新が他の設計ツールから行われて設計者に混乱を生じさせるばかりか、制約の設計の仕方によっては、本来データ領域の重ならない設計データの範囲にまで修正が及んでしまうという問題があった。

【0005】 本発明は上記従来の事情に鑑みないたもので、互いに関連する設計データについても各設計者が同時並行して設計作業を進めることができる協調設計支援システムを提供することを目的とする。また、本発明は、各設計者の意図に沿った形で設計データの更新が行われる協調設計支援システムを提供することを目的とする。

【0006】

【課題を解決するための手段】 上記の目的を達成するため、本発明の協調設計支援システムでは、ネットワークを介して接続された各設計装置で編集した設計データはそれぞれの設計装置で個別管理するとともに、共有設計データ管理部で統合管理して各設計装置で共通に参照可能とし、共有設計データ管理部により管理される設計データを更新する場合には、その更新履歴を履歴管理部で管理する。そして、協調支援部が各設計装置が個別管理する設計データと共有設計データ管理部が統合管理する

設計データとの整合を管理しており、これら設計データ間に不整合が発生した場合には履歴管理部が管理する更新履歴に基づいて共有設計データ管理部が統合管理する設計データと各設計装置が個別管理する設計データとを整合性がとれる時点まで戻させる。したがって、互いに関連する設計データについても不整合が発生するまでは、各設計者が同時並行して設計作業を進めることができる。

【0007】また、本発明の協調設計支援システムでは、共有設計データ管理部は、設計データの項目毎に各設計装置が編集した設計データの更新権を、更新の優先権を持つ装置、更新の権利を持つ装置、に分けて管理している。そして、設計装置からの設計データ更新要求に対して、協調支援部は、更新要求を発した設計装置が前記の更新権を判定し、優先権を持つ装置の場合には直ちに共有設計データ管理部が管理する設計データを更新させる一方、更新の権利を持つ装置の場合には当該設計データを参照する他の設計装置からの更新の承認を得た後に共有設計データ管理部が管理する設計データを更新させる。したがって、優先権を持つ装置に対しては更新した設計データに基づいて直ちに設計作業を継続することを許容するとともに、優先権は有しないが更新の権利を持つ装置に対しては関連する各設計者の意図に沿った形で設計データの更新が行われる。

【0008】また、本発明の協調設計支援システムでは、更に、協調支援部は、更新の優先権を持つ設計装置からの設計データ更新要求に対して当該設計データを参照する他の設計装置への問合せを行い、前記他の設計装置からの承認が得られない場合には、前記更新を取り消すとともに更新取り消しのメッセージを当該更新を要求した設計装置に通知して個別管理する設計データを更新前の内容に戻させる。したがって、優先権を持つ装置に対しても関連する各設計者の意図に沿った形で設計データの更新が行われる。

【0009】

【発明の実施の形態】本発明の一実施例に係る協調設計支援システムを図面を参照して説明する。図1に示すように、本実施例の協調設計支援システムは、複数の設計装置1をネットワークNで接続するとともに、このネットワークNに共有設計データ管理装置2を接続した構成となっている。なお、以下の説明において、個々の設計装置1を区別する必要がある場合には、これら設計装置1を設計装置a、設計装置b、設計装置c、・・・と記載する。

【0010】設計装置1は、設計ツールプログラムがインストールされたパーソナルコンピュータ等によって構成されており、設計データの編集処理を行う設計編集装置11と、当該設計装置1が編集担当する設計データを管理蓄積するローカル設計データ管理部12と、設計データ間の協調をとるためのメッセージ交換処理を行う協調

インターフェース部13と、を備えている。共有設計データ管理装置2は、設計データ管理プログラムがインストールされたパーソナルコンピュータ等によって構成されており、各設計装置1から送られた設計データを各設計装置1が共通に参照可能に管理蓄積する共有設計データ管理部21と、共有設計データ管理部21により管理される設計データの更新の履歴情報を管理する履歴管理部22と、各設計装置1が個別管理する設計データと共有設計データ管理部21が統合管理する設計データとの整合を管理する協調支援部23と、を備えている。

【0011】このような構成の協調設計支援システムを用いて設計を行うにあたっては、各設計者はそれぞれの設計装置1を操作して自分の担当部分の設計作業を行い、設計データの新規作成や変更等といった設計データの編集作業を行う。そして、設計装置1で編集された設計データ間の整合性の担保は、共有設計データ管理装置2によって以下のようにして実現される。各設計装置1は設計データの編集を行うと、当該設計データをローカル設計データ管理部12に格納させるとともに、当該設計データを含めた更新要求メッセージを協調インターフェース部13からネットワークNを介して共有設計データ管理装置2へ送信する。

【0012】この更新要求メッセージは共有設計データ管理装置2の協調支援部23で受理され、協調支援部23が、所定の条件の下に更新要求に含まれた設計データを共有設計データ管理部21が統括管理している設計データに反映させるとともに、関連する他の設計装置1に更新された設計データを添付して更新の可否を問い合わせを行う。なお、これと同時に、更新要求メッセージに含まれた設計データに基づく更新処理の内容が、履歴情報として履歴管理部22に記録される。そして、関連する他の設計装置1は、更新可否の問い合わせに対して更新要求を受け入れられるかどうかを判断し、受け入れられる場合はローカル設計データ管理部12が個別管理している独自の設計データを更新する一方、受け入れられない場合には更新取り消し要求メッセージを協調支援部23へ返信する。

【0013】この更新取り消し要求メッセージを協調支援部23が受け取った場合には、履歴管理部22が管理している履歴情報に基づいて共有設計データ管理部21が管理蓄積している設計データを元に戻し、関連する設計装置1に更新取り消しのメッセージとともに取り消しに係る更新の履歴情報を送信する。この更新取り消しメッセージを受け取った設計装置1では、更新の履歴情報に基づいてローカル設計データ管理部12で管理している設計データを元に戻し、共有設計データ管理部21が管理蓄積している設計データとの整合性を維持する。

【0014】なお、本実施例では、共有設計データ管理部2が設計データの更新権を管理しており、協調支援部23が設計データの更新要求を発した設計装置1について

て更新権に関する優先権を検索し、優先権を持つ場合には、前記と同様に更新要求に含まれた設計データを共有設計データ管理部21が統括管理している設計データに直ちに反映させる。一方、優先権を持たない場合には、優先権を持つ設計装置から更新を了承する必要があるところで共有設計データ管理部21が統括管理している設計データを更新する。これにより、設計責任範囲を無視した無秩序な設計更新を防ぐことができ、設計作業の効率を向上することができる。

【0015】次に、本実施例の協調設計支援システムを電子回路の設計作業を例にとって更に具体的に説明する。なお、機械設計等においても、同様のシステム構成と手順により同様な協調設計を行うことができる。図2には、ローカル設計データ管理部13および共有設計データ管理部21で管理する設計データの一例を示しており、この設計データは画像処理回路(設計対象)に関するものである。画像処理回路は、イメージセンサー、A/Dコンバータ、画像変換部、ビデオメモリの4つのサブシステムで構成される。そして、例えば画像変換部は、ブロック1、ブロック2、ブロック3で構成され、ブロック2はチップ1、チップ2、チップ3で構成される。なお、画像変換部以外の3つのサブシステムも同様にブロックおよびチップで構成される。

【0016】本実施例では、図2に示した各構成要素を設計オブジェクトと称し、この設計オブジェクトには属性と属性値が含まれている。属性としては、例えば画像変換部の仕様として、コスト、画像変換レート、コスト、カラー深度等がある。この設計オブジェクトは例えば図3に示すように表現でき、画像変換部の設計オブジェクトには、当該オブジェクトの名称「画像変換部」、画像変換部の上位の要素である上位オブジェクトの名称「画像処理回路」、画像変換部の下位の要素である下位オブジェクトの名称「ブロック1、ブロック2、ブロック3」、属性および属性値「コスト 580、変換レート 3.0、カラー深度 2.4」が含まれている。

【0017】ここで、電子回路についての設計作業の取扱いを説明すると、設計作業は通常、基本設計、概略設計、詳細設計、と段階を追って行われる。基本設計段階では、システム全体のサブシステム構成と要求仕様項目の決定を行い、図2に示した画像処理回路の例では、まずトップレベルの画像処理回路の要求仕様を決定し、それを満たすサブシステム構成を決定する。続いて、サブシステムの仕様、それぞれの仕様を満たすブロック構成とその仕様を決定する、という具合にトップダウンにシステムの構成と仕様を決定する。そして、概略設計段階では電子回路のブロックを実現する電子部品を決定し、詳細設計段階では電子部品間の接続とプリント基板上の配置を決定する。

【0018】ところで、設計作業は様々な専門知識を要

するものであり、一人ですべての設計を行うことは難しい。このため、様々な専門分野に精通した複数の設計者が分担して設計を行うことが多い。画像処理回路の設計においても、例えば、基本設計段階ではシステム全体の仕様とサブシステムの概略仕様をシステム設計者が中心になって決定し、それぞれのサブシステムについてはサブシステムの専門家、すなわち、イメージセンサーの専門家、A/Dコンバータの専門家、画像変換部の専門家などがブロック設計などを行う。

【0019】このように分担した範囲での設計を行う場合には、設計者間で互いに分担する範囲が或る程度重なるのが普通である。例えば、画像変換部の仕様決定に当たっては、仕様決定権を持っているシステム設計者が中心になって仕様を決定するが、回路の実現レベルまで考慮した仕様の検証は画像変換部の専門家でなければ判断できないため、画像変換部の専門家が仕様を変更する場合がある。更に、設計作業を遂行するに際して、自分の設計範囲以外の設計データを参照する必要がある。このため、共有設計データ管理装置2の共有設計データ管理部21では、前述した設計者間の分担範囲や参照範囲を含めて、設計装置a、設計装置b、設計装置cで共有する設計データを管理している。

【0020】設計者間の分担範囲や参照範囲は、具体的に図4に示すように分類して管理されており、各設計者がアクセスし得る設計オブジェクトは、上位から、優先設計オブジェクトと、担当設計オブジェクトと、参照設計オブジェクトとに分類されている。優先設計オブジェクトは設計者が優先的に更新権を持つ設計オブジェクトであり、各設計オブジェクトはいずれか一人の設計者に優先設計オブジェクトとして登録されている。担当設計オブジェクトは設計者が設計担当範囲として更新権をもつ設計オブジェクトであり、優先設計オブジェクトは担当設計オブジェクトでもある。参照設計オブジェクトは設計者が設計作業時に参照する設計オブジェクトであり、担当設計オブジェクトは参照設計オブジェクトでもある。すなわち、担当設計オブジェクトと参照設計オブジェクトは設計者間で重複する。

【0021】図4に示す例では、設計オブジェクト「画像処理回路(全体)」は、すべての設計者が設計更新権を持っており、担当設計オブジェクトとして登録されている。また、設計オブジェクト「A/Dコンバータ」は、システム設計者、A/Dコンバータ設計者、画像処理部設計者が参照するオブジェクトとして登録されている。なお、各設計装置1のローカル設計データ管理部12には、その設計装置1を利用している設計者の参照範囲までの設計オブジェクト(すなわち、優先設計オブジェクト、担当設計オブジェクトおよび参照設計オブジェクト)が管理される。

【0022】共有設計データ管理部21は、例えば図5に示すように、このように設計者間の分担範囲や参照範

図を設計オブジェクトに対応付けて管理している。図5に示す例は画像変換部についての設計オブジェクトであり、優先設計オブジェクトとして当該設計オブジェクトにアクセスする設計者“A”を優先更新権保持者、担当設計オブジェクトとして当該設計オブジェクトにアクセスする設計者“(A B C)”を更新権保持者、参照設計オブジェクトとして当該設計オブジェクトにアクセスする設計者“(A B C E F)”を参照者として属性に保持している。

【0023】また、履歴管理部22は設計データの更新に関する履歴を管理するために履歴情報を管理しており、履歴情報は各更新要求メッセージ毎の履歴レコードの集合となっている。履歴レコードは、図6に示すように、更新要求メッセージの識別子(メッセージID)、変更、追加、削除などといった更新処理の種類(コマンド)、更新対象の設計オブジェクト名(オブジェクト)、更新された属性値の元の値(古い値)、更新後の属性値(新しい値)、更新要求メッセージの発生時刻(タイムスタンプ)を含んでいる。図6に示す履歴レコードの例では、ID“M101”の更新要求メッセージが時刻11905に発せられ、設計オブジェクト“画像変換部”の属性“コスト”が“5800”から“4700”へ変更されたことが管理されている。

【0024】次に、本実施例に係る協調設計支援システムの動作を説明する。まず、設計データ間の不整合が発生していない状況では、協調設計支援システムにおいて各設計者は他の設計者のことを意識することなく設計作業を進めることができる。以下の説明では、設計者Aは設計装置aを用い、設計者Bは設計装置bを用い、設計者Cは設計装置cを用い、各自が設計編集部11を通して設計データの追加、変更、削除などの編集作業を行う。例えば、設計者Aが設計装置aを用いて設計データの編集を行うと、この編集内容は設計装置aのローカル設計データ管理部12に反映されるとともに、協調インタフェース部13から更新要求メッセージによって共有設計データ管理装置2に伝えられる。なお、協調インタフェース部13は、更新要求メッセージを送信した後は、共有設計データ管理装置4から仮更新完了、更新完了、更新不可、更新取り消しといった返信メッセージを待つ状態となる。

【0025】更新要求メッセージを受信した共有設計データ管理装置2では、協調支援部23が当該更新要求メッセージを解析して共有設計データ管理部21に保存されている設計データと照合し、更新対象の設計オブジェクトに対する設計装置(すなわち設計装置を利用している設計者)の権利に基づいて、以下の(1)～(3)のいずれかの処理を選択する。

(1) 設計装置が設計オブジェクトに対して優先更新権を持つ場合には、共有設計データ管理部21の内容を更新し、その設計オブジェクトを参照している設計装置に

更新処理がなされた旨のメッセージを送信する。なお、更新要求メッセージを発した設計装置は、更新処理がなされたため、以後の設計作業を継続して行うことができることとなる。

【0026】(2) 設計装置が設計オブジェクトに対して更新権しか持たない場合には、優先更新権を持つ設計装置に更新要求メッセージを送信し、優先更新権を持つ設計装置が承認した場合にのみ共有設計データ管理部21の内容を更新して、その設計オブジェクトを参照している設計装置に更新処理がなされた旨をメッセージを送信する。なお、承認が得られるまでの間は、メッセージを発した設計装置は設計作業を中断することとなる。

(3) 設計装置が更新権を持たない場合には、更新が認められない旨を更新不可メッセージとして当該設計装置に送信する。なお、このような設計データの更新内容は履歴レコードとして履歴管理部22に保存され、設計データの更新に対して優先更新権を持つ設計装置以外からクレームが付いた場合には、履歴管理部22に保存された履歴レコードを用いて設計データを更新前の内容に戻して再設計を促す。

【0027】図7～図9には、設計データの更新処理に際して送受信される典型的なメッセージの流れを示してある。図7は或る設計オブジェクトに対して優先更新権を持つ設計者Aが更新を行ったときのメッセージの流れであり、設計者Aが設計装置aを用いて行った設計データの更新は更新要求メッセージとして共有設計データ管理装置2に伝えられる。更新要求メッセージを受信した協調支援部23は、共有設計データ管理部21の内容を検索し、設計装置aが更新対象の設計オブジェクトに対して優先更新権を持つと判断すると、そのまま設計データの更新を行い、設計装置aに対して仮更新完了メッセージを返信して設計装置aに設計を継続させる。

【0028】また、共有設計データ管理装置2は、更新対象の設計オブジェクトを参照している他の設計装置bに更新通知メッセージを送信し、設計装置bに更新に対する調整を行わせる。設計装置bは、更新に対する調整が完了した時点で共有設計データ管理装置2に対して更新受け入れメッセージを返信し、共有設計データ管理装置2は更新受け入れメッセージを受け取った時点で更新が完了したとみなして、更新完了メッセージを設計装置aに送信する。すなわち、優先更新権を持つ設計者Aが行った設計データの更新は直ちに共有設計データ管理部21に反映され、当該設計者Aは即座に以後の設計作業を継続することができる。但し、この共有設計データ管理部21での更新は仮の状態であり、関連する他の設計者から更新承諾の確認が得られた時点で確定する。

【0029】図8は設計者Aが設計オブジェクトに対して設計更新権しか持たない場合のメッセージの流れであり、設計者Aが設計装置aを用いて行った設計データの更新要求メッセージが共有設計データ管理装置2に伝え

られると、この更新要求メッセージは優先更新権を持つ設計装置bに伝えられ、設計装置aからの更新受け入れメッセージが返信された時点で共有設計データ管理部21の更新が行われる。但し、この更新は仮の状態であり、設計装置aに対して仮更新完了メッセージを返信して設計装置aに設計を継続させる。

【0030】この後、図7に示した場合と同様に、共有設計データ管理装置2は、更新対象の設計オブジェクトを参照している他の設計装置cに更新通知メッセージを送信し、共有設計データ管理装置2は設計装置cから更新受け入れメッセージを受け取った時点で更新が完了したとみなして、更新完了メッセージを設計装置aに送信する。すなわち、更新権を持つ設計者Aが行った設計データの更新は優先更新権を持つ設計者からの承諾によって共有設計データ管理部21に反映され、当該設計者Aは以後の設計作業を継続することができる。但し、この共有設計データ管理部21での更新は仮の状態であり、関連する他の設計者から更新承諾の確認が得られた時点で確定する。

【0031】図9は設計者Aが設計オブジェクトに対して優先更新権を持っているが、他の設計者から承諾を得られなかった場合のメッセージの流れであり、この場合においても図7に示した場合と同様に仮に更新処理がなされる。但し、この場合には、更新通知メッセージを受けた関連する設計装置bが調整失敗し、更新取り消し要求メッセージを共有設計データ管理装置2に返信すると、これを受けて共有設計データ管理装置2では更新の取り消し処理を行う。

【0032】この更新取り消し処理では、共有設計データ管理部12が保持する設計データは更新要求メッセージを受ける前の元の内容に戻され、更新取り消しメッセージが設計装置aに送信される。この更新取り消しメッセージに基づいて、設計装置aではローカル設計データ管理部12が保持する設計データを設計更新前の状態に戻し、再設計が行われる。なお、設計の更新通知および設計の更新要求に対する調整作業の実施方法としては、設計者にメッセージの内容を提示して設計者が調整を行う方法と、設計装置内に調整ルールを設けて自動処理をする方法とのいずれを採用してもよい。

【0033】次に、更新要求メッセージを受けたときの協調支援部23の処理を図10に示すフローチャートを参照して説明する。協調支援部23は、更新要求メッセージを受け取ると(ステップS1)、当該メッセージに対応する更新対象の設計オブジェクトを共有設計データ管理部21から抽出する(ステップS2)。次いで、更新要求メッセージを発した設計装置以外に更新対象の設計オブジェクトを参照する設計装置がないかを判定する(ステップS3)。この結果、参照する他の設計装置がない場合には、共有設計データ管理部21が管理している設計データを更新した後(ステップS4)、更新要求

メッセージを発した設計装置に更新完了メッセージを返信して処理を終了する(ステップS5)。

【0034】一方、参照する他の設計装置がある場合には、更新要求メッセージを発した設計装置が更新対象の設計オブジェクトに対して優先更新権を持つかどうかを判定し(ステップS6)、優先更新権を持つ場合には図11に示す優先更新処理を実行する(ステップS7)。また、優先更新権を持たない場合には、更新要求メッセージを発した設計装置が更新対象の設計オブジェクトに対して更新権を持つかどうかを判定し(ステップS8)、更新権を持つ場合には図12に示す非優先更新処理を実行する(ステップS9)。そして、更新要求メッセージを発した設計装置が更新対象の設計オブジェクトに対して優先更新権又は更新権を持たない場合には、当該設計装置へ更新不可メッセージを返信して処理を終了する(ステップS10)。

【0035】図11に示す優先更新処理では、まず更新要求メッセージの内容に従って共有設計データ管理部21の内容を更新した後(ステップS11)、更新要求メッセージを発した設計装置に仮更新完了メッセージを返信する(ステップS12)。次いで、更新対象の設計オブジェクトに対して更新権を持つ全ての設計装置に更新通知メッセージを送信し(ステップS13)、これらの設計装置からの返信を受信する(ステップS14)。これらで、これらの返信によって全ての設計装置が更新を承諾しているかを判断し(ステップS15)、承諾されていない場合には図13に示す更新取り消し処理を実行する一方(ステップS16)、承諾されている場合には更新要求メッセージを発した設計装置に更新完了メッセージを送信して処理を終了する(ステップS17)。

【0036】図12に示す非優先更新処理では、まず更新対象の設計オブジェクトに対して優先更新権を持つ設計装置に更新要求メッセージを送信し(ステップS21)、当該更新要求メッセージに対する返信を受信する(ステップS22)。この返信によって優先更新権を持つ設計装置が更新を承諾しているかを判断し(ステップS23)、承諾されていない場合には更新要求メッセージを発した設計装置へ更新不可メッセージを送信して処理を終了する(ステップS24)。一方、承諾されている場合には、上記した優先更新処理(ステップS11～S17)と同一の処理を実行して処理を終了する(ステップS25～S31)。

【0037】図13に示す更新取り消し処理では、履歴管理部22が管理する更新の履歴情報(図6に示した履歴レコードの集合)を用いて、共有設計データ管理部21の内容および関連する設計装置のローカル設計データ管理部12の内容を矛盾なく更新前の状態に戻す処理を行う。なお、図14には履歴管理部22が管理する履歴情報の概念を示しており、各設計装置1からの更新要求毎の履歴レコード10が時系列で蓄積されて管理され

る。この更新取り消し処理の説明では、更新取り消しの対象となる履歴レコード10をRとし、実際に更新取り消し処理がなされるまでの間に最新のものrまで新たな履歴レコードが順次蓄積されているものとする。そして、最新レコードrから履歴レコードRまでに関して更新取り消し処理を行うことにより、履歴レコードRに関する更新処理がなされる前の状態に戻す処理を行う。

【0038】この更新取り消し処理では、まず取消対象の更新処理に対応する履歴レコードを履歴管理部22から抽出して値Rとして設定する(ステップS41)。次いで、取消処理を行う更新処理の履歴レコードの集合を表す変数Lを空のリストに初期化するとともに(ステップS42)、更新取消に対応してローカル設計データ管理部12の内容を更新取消する必要のある設計装置の集合を表す変数Tを空のリストに初期化する(ステップS43)。次いで、最もタイムスタンプの新しい最新の履歴レコードを値rに設定し(ステップS44)、まず、最新の更新レコードrに対応する共有設計データ管理部21の更新処理を取り消す(ステップS45)。

【0039】次いで、この取り消し処理を集合しおよびTに反映させるために、変数Lに取り消した履歴レコードrを加え(ステップS46)、変数Tに取り消した履歴レコードrに係る設計プロジェクトを参照している設計装置名(設計者名)の集合を加える(ステップS47)。そして、変数rの値を取り消した履歴レコードの1つ前の履歴レコードに変更し(ステップS48)、値rと値Rとを時間的に比較する(ステップS49)。この結果、値rが値Rより新しい(最近)である場合には、取消対象の更新要求メッセージに関する履歴レコードまでの間に他の履歴レコードが存在しているので、上記の処理を繰り返して(ステップS45～S48)、これらの履歴レコードに関する更新取消処理並びにリストLおよびTへの追加を行う。

【0040】そして、値rが値Rより古くなった場合には、取消対象の更新要求メッセージに関する履歴レコードR以降の全ての履歴レコードに関して、更新取消処理並びにリストLおよびTへの追加がなされたので、リスト変数Tの要素に含まれる全ての設計装置に対して、履歴レコードの集合Lを添付した更新取消メッセージを送信して処理を終了する(ステップS50)。このように、更新取消に関連する全ての設計装置に対して履歴レコードの集合とともに更新取消メッセージを送ることにより、関連する設計装置にローカル設計データ管理部12の内容を矛盾なく更新前の状態に戻させることができる。なお、これらの設計装置では、再設計の際に送信された履歴レコードを再利用することで、効率的な再設計

を行うことができる。

【0041】

【発明の効果】以上説明したように、本発明に係る協調設計支援システムでは、設計データ間に不整合が発生した場合には履歴管理部が管理する更新履歴に基づいて共有設計データ管理部が統合管理する設計データと各設計装置が個別管理する設計データとを整合性がとれる時点まで戻させるようにしたため、互いに関連する設計データについても不整合が発生するまでは、各設計者が同時並行して設計作業を進めることができる。また、本発明に係る協調設計支援システムでは、設計データの更新を更新権および各設計者からの承諾に基づいて調整するようにしたため、更新した設計データに基づいて設計作業を直ちに継続することを許容するとともに、関連する各設計者の意図に沿った形で設計データの更新を行うことができる。

【図面の簡単な説明】

【図1】 本発明の一実施例に係る協調設計支援システムを示す構成図である。

【図2】 設計データの構造を例示する概念図である。

【図3】 設計オブジェクトの内容を例示する概念図である。

【図4】 更新権の割り当て例を説明する図である。

【図5】 共有設計データ管理部が管理する設計データの内容を例示する概念図である。

【図6】 履歴レコードの内容を例示する概念図である。

【図7】 メッセージの流れを例示する概念図である。

【図8】 メッセージの流れを例示する概念図である。

【図9】 メッセージの流れを例示する概念図である。

【図10】 協調支援部の処理手順の一例を示すフローチャートである。

【図11】 優先更新処理の処理手順の一例を示すフローチャートである。

【図12】 非優先更新処理の処理手順の一例を示すフローチャートである。

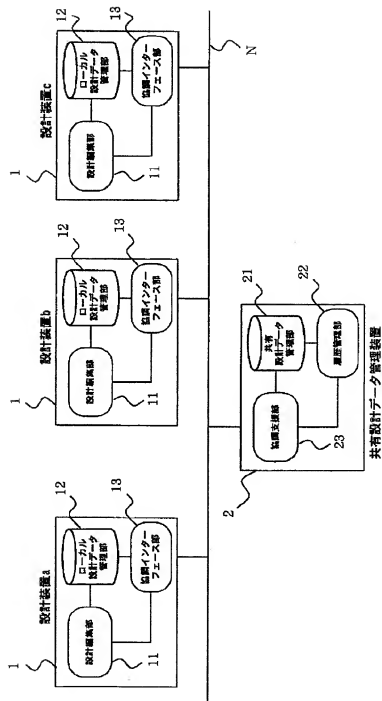
【図13】 更新取り消し処理の処理手順の一例を示すフローチャートである。

【図14】 履歴レコードの集合を示す概念図である。

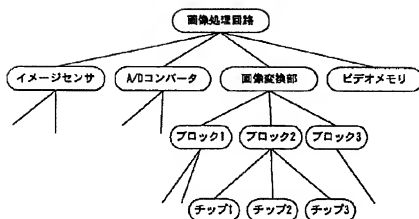
【符号の説明】

1、a、b、c・・・設計装置、 2・・・共有設計データ管理装置、 10・・・履歴レコード、 11・・・設計編集部、 12・・・ローカル設計データ管理部、 13・・・協調インターフェース部、 21・・・共有設計データ管理部、 22・・・履歴管理部、 23・・・協調支援部、 N・・・ネットワーク、

【図1】



【図2】



【図6】

メッセージID	M01
コマンド	変更
オブジェクト	画像変換部
属性	コスト
古い値	5800
新値	4700
タイムスタンプ	119953

【図3】

オブジェクト名	画像変換部
上位オブジェクト	画像処理回路
下位オブジェクト	ブロック1 ブロック2 ブロック3
属性	(コスト 5800 変換レート 30 カラー深度 24)

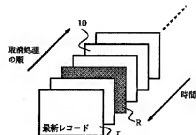
【図4】

設計者	優先設計オブジェクト	自由設計オブジェクト	非設計オブジェクト
システム設計者	画像処理回路 (全体) イメージセンサ A/Dコンバータ ビデオメモリ	画像処理回路 (全体) イメージセンサ A/Dコンバータ 画像変換部 ビデオメモリ	画像処理回路 (全体) イメージセンサ A/Dコンバータ 画像変換部 ビデオメモリ
イメージセンサ設計者		イメージセンサ 画像処理回路 (全体)	イメージセンサ 画像処理回路 (全体)
A/Dコンバータ設計者		A/Dコンバータ 画像処理回路 (全体)	A/Dコンバータ 画像処理回路 (全体)
画像処理回路設計者	画像変換部	画像変換部 画像処理回路 (全体)	画像変換部 画像処理回路 (全体)
ビデオメモリ設計者		ビデオメモリ 画像処理回路 (全体)	ビデオメモリ 画像処理回路 (全体)

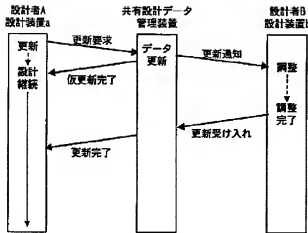
【図5】

オブジェクト名	画像変換部
上位オブジェクト	画像処理回路
下位オブジェクト	ブロック1 ブロック2 ブロック3
属性	(コスト 5800 変換レート 30 カラー深度 24)
優先更新権保持者	(A B C)
更新権保持者	(A B C E F)
参照者	(A B C E F)

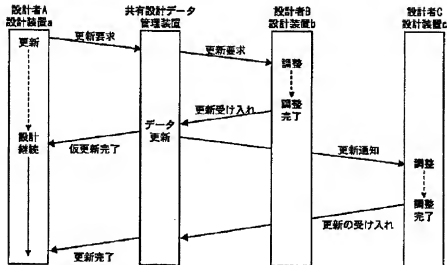
【図14】



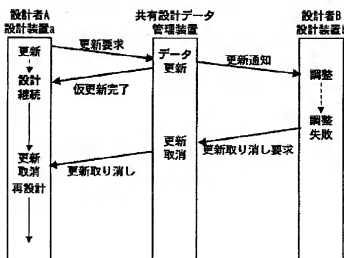
【図7】



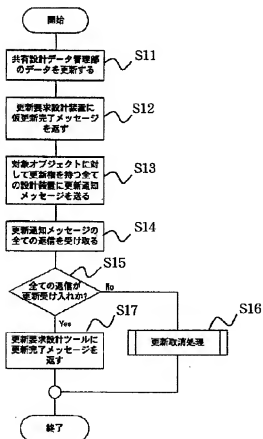
【図8】



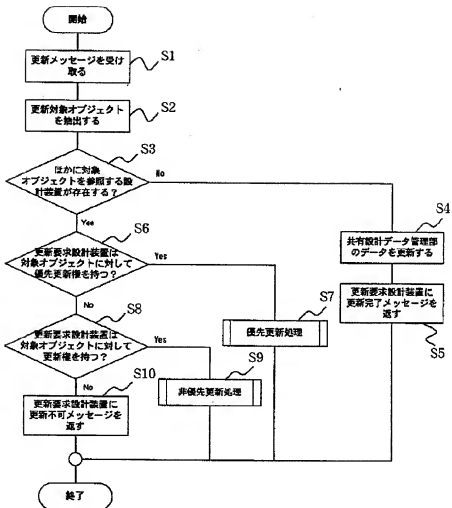
【図9】



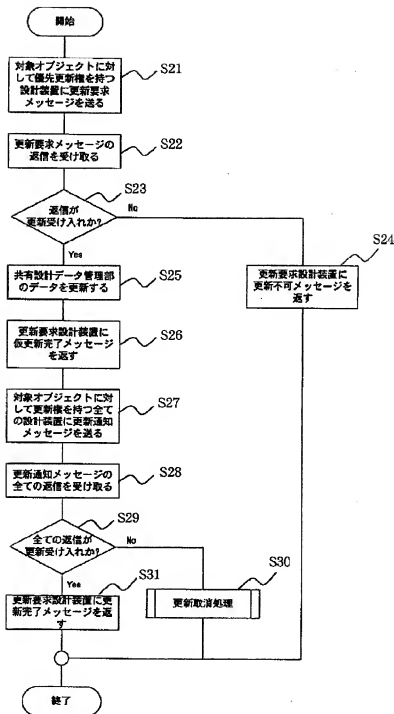
【図11】



【図10】



【図12】



【図13】

